

Цепь	СТ-01	ЖгyKaб	ChipProg*			AVR	M130	M114.1	ФП	ПИН, МЕМО
			колодка	AE-ISP-U1	...-MSP430					
MOSI	2	1	9	4	4	1	4	1 (PDI)	—	1
MISO	4	9	1	1	7	9	5	2 (PDO)	1 (SCL)	4
RES	6	5	3	5	5	5	3	4	4 (SDA)	5
SCK	8	7	2	3	3	7	6	3	—	3
+5V	10	2	10	2	2	2	2	6	6	6
GND	1,3,5,7	4,6,8,10	5	9	9	3,4,6,8,10	1	5 (SG)	2	2

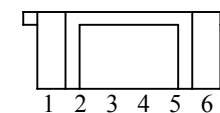
* С каждой стороны 40-контактной колодки по 5 контактов.

* Без адаптера между SCK и GND конденсатор 75пф.

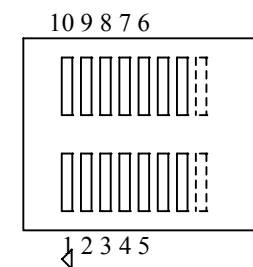
При программировании M130 и M114.1 шину +5V на соединять (кроме AVR).

Программаторы фискальную память не читают (кроме СТ-01).

PH06H



колодка ChipProg



Переходник AVR-M114.1 VRISP Connector pinout

Signal	6-Pin	10-Pin	PH06H	I/O	Description
VTG	2	2	6	-	Power is delivered from the target board
GND	6	3,4,6,8,10	5	-	Ground
MOSI	4	1	1	Output	Commands and data from AVRISP to target AVR
MISO	1	9	2	Input	Data from target AVR to AVRISP
SCK	3	7	3	Output	Serial Clock, Controlled by AVRISP
RESET	5	5	4	Output	Reset. Controlled by AVRISP